PROTEQ - Development # 38: Ð Ð°Ð·Ñ€Ð°Ð±Ð¾Ñ‚Ð° Ð°Ñ€Ñ…Ð¸Ñ‚ÐµÐºÑ‚ÑƒÑ€Ñ‹ Ñ€ÐµÐ³Ñ€ÐµÑ•Ñ•Ð¸Ð¾Ð

Status:	Confirmed	**Priority:**	Normal
Author:	Dmitry Smekhov	**Category:**	
Created:	02/27/2012	**Assignee:**	Igor Kazinov
Updated:	03/06/2012	**Due date:**	
Subject:	Ð Ð°Ð·Ñ€Ð°Ð±Ð¾Ñ‚Ð° Ð°Ñ€Ñ…Ð¸Ñ‚ÐµÐºÑ‚ÑƒÑ€Ñ‹ Ñ€ÐµÐ³Ñ€ÐµÑ•Ñ•Ð¸Ð¾Ð½Ð½Ð½Ñ‹Ñ… Ñ‚ÐµÑ•Ñ‚Ð¾Ð²		
Description:	Ð•Ð°Ð´Ð¾ Ñ€Ð°Ð·Ñ€Ð°Ð±Ð¾Ñ‚Ð°Ñ‚ÑŒ Ð½Ð°Ð±Ð¾Ñ€ Ñ•Ð°Ñ€Ð¸Ð¾Ð² Ð¸ Ñ•Ñ‚Ñ€ÑƒÐºÑ‚ÑƒÑ€Ñ‹ Ð¾Ñ•Ñ‚Ð¾Ð»Ð¾Ð³Ð¾Ð² Ð´Ð»Ñ• Ð¿Ñ€Ð¾Ð²ÐµÐ´ÐµÐ½Ð¸Ñ• Ñ‚ÐµÑ•Ñ‚Ð¾Ð² ÐŸÐ¾Ð¶ÐµÐ»Ð°Ð½Ð¸Ñ•: 1. Ð Ð°Ð±Ð¾Ñ‚Ð° Ð² Ñ•Ð¸Ñ•Ñ‚ÐµÐ¼Ð¼Ð°Ñ… ModelSim, Active-HDL 2. ÐŸÑ€Ð¾Ñ•Ñ‚Ð¾Ðµ Ð½Ð°Ð¿Ð¸Ñ•Ð°Ð½Ð¸Ðµ Ñ‚ÐµÑ•Ñ‚Ð° 3. Ð’Ð¾Ð·Ð¼Ð¾Ð¶Ð½Ð¾Ñ•Ñ‚ÑŒ Ð·Ð°Ð¿Ÿñ•ÐºÐ° Ð¾Ð´Ð½Ð¾Ð³Ð¾ Ñ‚ÐµÑ•Ñ‚Ð° 4. Ð’Ð¾Ð·Ð¼Ð¾Ð¶Ð½Ð¾Ñ•Ñ‚ÑŒ Ð·Ð°Ð¿Ÿñ•ÐºÐ° Ð²Ñ‹Ð±Ð¾Ñ€Ð½Ð½Ð¾Ð¹ Ð³Ñ€ÑƒÐ¿Ð¿Ñ‹ Ñ‚ÐµÑ•Ñ‚Ð¾Ð² 5. Ð’Ð¾Ð·Ð¼Ð¾Ð¶Ð½Ð¾Ñ•Ñ‚ÑŒ Ð·Ð°Ð¿Ÿñ•ÐºÐ° Ð²Ñ•ÐµÑ… Ñ‚ÐµÑ•Ñ‚Ð¾Ð² 6. Ð¤Ð¾Ñ€Ð¼Ð¸Ñ€Ð¾Ð²Ð°Ð½Ð¸Ðµ Ð¾Ñ‚Ñ‡Ñ‘Ñ‚Ð° Ð¿Ð¾ ÐºÐ°Ð¶Ð´Ð¾Ð¼Ñƒ Ñ‚ÐµÑ•Ñ‚Ñƒ 7. Ð¤Ð¾Ð¼Ð¸Ñ€Ð¾Ð²Ð°Ð½Ð¸Ðµ Ð¾Ð±Ñ‰ÐµÐ³Ð¾ Ð¾Ñ‚Ñ‡Ñ‘Ñ‚Ð° Ð¿Ð¾ Ð³Ñ€ÑƒÐ¿Ð¿Ð¸Ñ•Ñ‚Ð¾Ð²		

History

03/06/2012 01:20 am - Dmitry Smekhov

Ð"Ð¾Ð±Ð²Ð»ÐµÐ½ Ñ„Ð°Ð¹Ð» run_rtl_regression.tcl

ÐžÑ•Ð¾Ð±ÐµÐ½Ð½Ð¾Ñ•Ñ‚Ð¸:

1. Ð´Ð»Ñ• Active-HDL Ñ•ÐºÑ€Ð¸Ð¿Ñ‚ TCL Ð´Ð¾Ð»Ð¶ÐµÐ½ Ð¸Ð¼ÐµÑ‚ìŒ Ñ€Ð°Ñ•Ñˆ Ð¸Ñ€ÐµÐ½Ð¸Ðµ .tcl; Ñ€Ð°Ñ•Ñˆ Ð¸Ñ€ÐµÐ½Ð¸Ðµ .do - Ñ•Ñ‚Ð¾ Ð¼Ð°ÐºÑ€Ð¾ ÐºÐ¾Ð¼Ð°Ð½Ð´Ñ‹ Ñ• Ð¾Ð³Ñ€Ð°Ð¸Ñ‡Ðµ Ð½Ð½Ð¾Ð¹ Ñ„Ñƒ Ð½Ð°Ð¿Ðº Ñ†Ð¸Ð»Ð¸Ð½Ð´Ñ€Ð¸Ñ‡Ðµ Ð¾Ñ•Ñ‚Ñ‚Ð¾Ð²Ñ•Ñ•Ñ•Ñ‚Ñ€ÑƒÐºÑ‚ÑƒÑ€Ñ‹ Ñ‚ÐµÑ•Ñ‚Ð¾Ð²Ñ•Ñ•Ñ•Ñ‚Ñ€ÑƒÐºÑ‚ÑƒÑ€Ñ‹ Ñ‚ÐµÑ•Ñ‚Ð¾Ð²Ñ•Ñ•Ñ•Ñ‚Ñ€ÑƒÐºÑ‚ÑƒÑ€Ñ‹ Ñ‚ÐµÑ•Ñ‚Ð¾Ð²

2. Ð² Ñ•ÐºÑ€Ð¸Ð¿Ñ‚Ðµ ÐµÑ•Ñ‚ìŒ ÐºÐ¾Ð¼Ð°Ð½Ð´Ð° cd $dsn - Ð¿ÐµÑ€ÐµÑ…Ð¾Ð´ Ð² ÐºÐ°Ñ‚Ð°Ð»Ð¾Ð³ Ð¿Ñ€Ð¾Ñ‡Ðµ Ð¾Ñ•Ñ‚Ñ‚Ð¾Ð²Ð¾Ð¼Ñ‚Ð¾, Ð¸Ð½Ð°Ñ‡Ðµ Ð¾Ñ•Ñ‚Ñ‚Ð¾Ð²Ð¾Ð¼Ñ‚Ð¾ Ð¼Ð¾Ð¶Ðµ Ð¼Ð¾Ð¶Ðµ Ñ„Ð¾Ñ€Ð¼Ð¸Ñ€Ð¾Ð²Ð°Ñ‚ìŒÑ•Ñ• Ð¸Ð· Ñ€Ð°Ð·Ð»Ð¸Ñ‡Ð½Ñ‹Ñ… Ð¼ÐµÑ•Ñ,

3. parse_log Ð¸Ñ‰ÐµÑ‚ Ñ•Ñ‚Ñ€Ð¾ÐºÑƒ Ñ• ÑƒÑ•Ð¿ÐµÑˆÐ½Ñ‹Ð¼ Ð·Ð°Ð²ÐµÑ€Ñˆ Ð¸Ð½Ð¾Ñ•Ñ‚Ð¾, ÐµÑ•Ð»Ð¸ ÐµÑ‘ Ð½ÐµÑ‚, Ñ‚Ð¾ Ñ,Ð¸Ñ•Ñ‚Ñ‚Ð¾Ð²Ñ‹Ð¹

4. Ð»Ð¾Ð³Ð¸ Ñ•Ð¾Ð·Ð´Ð°Ñ‚Ñ•Ñ• Ð² ÐºÐ°Ñ‚Ð°Ð»Ð¾Ð³Ðµ src/sim/log - Ñ•Ñ‚Ð¾ Ñƒ Ð´Ð¾Ð±Ð½Ð¾ Ð´Ð»Ñ• Ð¿Ñ€Ð¾Ñ•Ð¼Ð¾Ñ‚Ñ€Ð¾Ñ‚ìŒ Ð² Active-HDL

Ð'Ð¾Ð¿Ñ€Ð¾Ñ•Ñ‹:

1. modelsim Ð¸Ð¼ÐµÐµÑ‚, Ð¿Ð°ÐºÐµÑ‚ std.env Ñ• ÐºÐ¾Ð¼Ð¼Ð°Ð½Ð´Ð¾Ð¹ FINISH ?

ÐŸÐ¾Ð¶Ð¿ÐµÐ»Ð°Ð½Ð¸Ñ•:

1. Ð•ÐµÑƒÐ´Ð¾Ð±Ð½Ð¾ Ð¸Ð¼ÐµÑ‚ìŒ Ñ‚Ð¾Ñ€Ð¼Ð¾Ð¶ Ñ•ÐºÑ€Ð¸Ð¿Ñ‚, Ñ• Ð·Ð°Ð´Ð°Ð½Ð¸ÐµÐ¼ Ð¿Ð°Ñ€Ð°Ð¼ÐÑ€Ð¾Ð². Ð"Ð»Ñ• Ð¸Ð½Ñ,ÐµÑ€Ð°Ñ,Ð²Ð½Ð¾Ð¹ Ð¾Ñ‚Ñ‡Ñˆ Ð¸Ð¼ÐµÑ•ÐºÐ¾Ð¾Ñ‚Ð¾Ð¼ Ð¸Ð¼ÐµÑ•Ñ‚Ð¾Ð»ìŒÐºÐ¾Ð¾ tc_01, tc_02, tc_03 c Ð¿Ñ€ÐµÐ´ÑƒÑ•Ñ,Ð°Ð½Ð²Ð¾Ð²Ð»ÐµÐ½Ð½Ñ‹Ð¼Ð¸ Ð¿Ð°Ñ€Ð¼ÐÑ€Ð¾Ð². ÐŸÑ€ÐµÐ´Ð»Ð°Ð³Ð°ÑŽ Ð¸Ñ… Ð²Ð¾Ñ•Ñ•Ñ,Ð°Ð½Ð²Ð¾Ð¸Ñ,ÑŒ.

2. ÐžÑ‡ÐµÐ½ìŒ Ð²Ð°Ð¶Ð¾ Ð¿Ñ€Ð¾Ð¼ Ð¿Ñ€Ð¾Ð²ÐµÑ•Ñ‚Ð¸ Ñ• Ñ€Ð°Ð·Ð½Ñ‹Ð¼Ð¸ Ð¾Ñ•ÐºÐ¾Ñƒ Ñ•Ñ€Ð¾Ð¾Ñ•Ñ‚Ñ•Ñ•Ñ•Ñ•Ñ•Ñ•Ñ•Ñ•Ð¸Ñ‡Ð½Ð¾Ð° Ð¸ Ñ€Ð¾Ñ‘Ð¼Ð½Ð¾Ð° Ð´Ð°Ð½Ð½Ñ‹Ñ…. Ð"Ð»Ñ• Ñ•Ñ,Ð¾Ð³Ð¾ Ð² Ñ„Ð°Ð¹Ð»Ðµ prq_transceiver_tb ÐµÑ•Ñ,ÑŒ Ð¿Ð°Ñ€Ð¼ÐµÑ,Ñ€Ñ‹ rx_pause, tx_pause;

3. ÐœÐ¾Ð¶Ðµ Ð±Ñ‹Ñ,ÑŒ Ð½ÐµÑ•ÐºÐ¾Ð»ìŒÐºÐ¾ Ð¾Ñˆ Ð¸Ð»Ð¾ Ñ•Ð¸Ð³Ð½Ð°Ð» Ð¾Ñˆ Ð¸Ð±ÐºÐ¸ Ð¼Ð¾Ð¶Ðµ Ñ•Ð¸Ñ•Ñ‚Ñ•Ñ•Ñ•Ñ•Ñ•Ñ•Ñ•Ñ•Ð¸Ñ‡Ð½Ð¾Ð¾ Ð¾Ñˆ Ð¿Ñ€Ð¾Ñ‘Ð¼Ð½Ð¾Ð¾ Ð´Ð°Ð½Ð½Ñ‹Ñ…. Ð"Ð»Ñ• Ñ•Ñ,Ð¾Ð³Ð¾ Ð² Ñ„Ð°Ð¹Ð»Ðµ prq_transceiver_tb ÐµÑ•Ñ,ÑŒ Ð¿Ð°Ñ€Ð¼ÐµÑ,Ñ€Ñ‹ rx_pause, tx_pause;

4. ÐœÐ¾Ð¶Ðµ Ñ•Ð¾Ð·Ð´Ð°Ñ‚Ñ•Ñ• Ð² ÐºÐ°Ñ‚Ð°Ð»Ð¾Ð³Ðµ src/sim/log - Ñ•Ñ,Ð¾ Ñƒ Ð´Ð¾Ð±Ð½Ð¾ Ð´Ð»Ñ• Ð¿Ñ€Ð¾Ñ•Ð¼Ð¾Ñ‚Ñ€Ð¾Ñ‚ìŒ Ð² Active-HDL

Ð'Ð¾Ð¿Ñ€Ð¾Ñ•Ñ‹:

1. modelsim Ð¸Ð¼ÐµÐµÑ‚, Ð¿Ð°ÐºÐµÑ‚ std.env Ñ• ÐºÐ¾Ð¼Ð¼Ð°Ð½Ð´Ð¾Ð¹ FINISH ?

ÐŸÐ¾Ð¶Ð¿ÐµÐ»Ð°Ð½Ð¸Ñ•:

1. Ð•ÐµÑƒÐ´Ð¾Ð±Ð½Ð¾ Ð¸Ð¼ÐµÑ‚ìŒ Ñ,Ð¾Ð»ìŒÐºÐ¾ Ñ•ÐºÑ€Ð¸Ð¿Ñ‚, Ñ• Ð·Ð°Ð´Ð°Ð½Ð¸ÐµÐ¼ Ð¿Ð°Ñ€Ð¼Ðµ Ð¿Ð°Ñ€Ð°Ð¼ÐÑ€Ð¾Ð². Ð"Ð»Ñ• Ð¸Ð½Ñ,ÐµÑ€Ð°Ñ,Ð²Ð½Ð¾Ð¹ Ð¾Ñ‚Ñˆ Ð¸Ð¼ÐµÑ•ÐºÐ¾Ð¾Ñ‚Ð¾Ð¼ Ð¸Ð¼ÐµÑ•Ñ‚Ð¾Ð»ìŒÐºÐ¾ tc_01, tc_02, tc_03 c Ð¿Ñ€ÐµÐ´ÑƒÑ•Ñ,Ð°Ð½Ð²Ð¾Ð²Ð»ÐµÐ½Ð½Ñ‹Ð¼Ð¸ Ð¿Ð°Ñ€Ð¼Ðµ Ð¿Ñ€Ð¾Ñ€Ð¼Ð¾Ñ‚Ñ€Ð¾Ð².

2. ÐžÑ‡ÐµÐ½ìŒ Ð²Ð°Ð¶Ð¾ Ð¿Ñ€Ð¾Ð¼ Ð¿Ñ€Ð¾Ð²ÐµÑ•Ñ‚Ð¸ Ñ• Ñ€Ð°Ð·Ð½Ñ‹Ð¼Ð¸ Ð¾Ñ•ÐºÐ¾Ñƒ Ñ•Ñ€Ð¾Ð¾Ñ•Ñ‚Ñ•Ñ•Ñ•Ñ•Ñ•Ñ•Ñ•Ñ•Ð¸Ñ‡Ð½Ð¾Ð° Ð¸ Ñ€Ð¾Ñ‘Ð¼Ð½Ð¾Ð° Ð´Ð°Ð½Ð½Ñ‹Ñ…. Ð"Ð»Ñ• Ñ•Ñ,Ð¾Ð³Ð¾ Ð² Ñ„Ð°Ð¹Ð»Ðµ prq_transceiver_tb ÐµÑ•Ñ,ÑŒ Ð¿Ð°Ñ€Ð¼Ðµ Ð¿Ñ€Ð¾Ñ€Ð¼Ð¾Ñ‚Ñ€Ð¾Ð².

3. ÐœÐ¾Ð¶Ðµ Ñ•Ð¾Ð·Ð´Ð°Ñ‚Ñ•Ñ• Ð² ÐºÐ°Ñ‚Ð°Ð»Ð¾Ð³Ðµ src/sim/log - Ñ•Ñ,Ð¾ Ñƒ Ð´Ð¾Ð±Ð½Ð¾ Ð´Ð»Ñ• Ð¿Ñ€Ð¾Ñ•Ð¼Ð¾Ñ‚Ñ€Ð¾Ñ‚ìŒ Ð² Active-HDL