FPGA_COMPONENTS - Development # 43: ÐžÐ±Ñ•ÑƒÐ¶Ð´ÐµÐ½Ð¸Ðµ Ñ•Ñ‚Ñ€ÐºÑ‚ÑƒÑ‹ ÐºÐ°Ñ‚Ð°»Ð¾Ð

Status:	Confirmed	**Priority:**	Normal
Author:	Dmitry Smekhov	**Category:**	
Created:	08/29/2012	**Assignee:**	
Updated:	09/03/2012	**Due date:**	
Subject:	ÐžÐ±Ñ•ÑƒÐ¶Ð´ÐµÐ½Ð¸Ðµ Ñ•Ñ‚Ñ€ÐºÑ‚ÑƒÑ‹ ÐºÐ°Ñ‚Ð°»Ð¾Ð³Ð¾Ð²		
Description:	Ð•Ð°Ð´Ð¾ Ñ•Ð¾Ð·Ð´Ð°Ñ‚ÑŒ ÑƒÐ´Ð¾Ð±Ð½ÑƒÑŽ Ñ•Ñ‚Ñ€ÐºÑ‚ÑƒÑ‹ ÐºÐ°Ñ‚Ð°»Ð¾Ð³Ð¾Ð². ÐŸÐ¾Ð¶Ð¶Ð»Ð°Ð°Ð½Ð¾Ñ•: - Ð¸Ñ•Ð¿Ð¾Ð»ìŒÐ·Ð¾Ð²Ñ‚ìŒ Subversion Ð´Ð»Ñ• Ð¾Ð±Ð¼ÐµÐ½Ð° Ð¼ÐµÐ¶Ð´Ñƒ Ð¿Ñ€Ð¾ÐµÐºÑ‚Ð°Ð¼Ð¸, - Ð²Ð¼Ñ•Ñ‚Ð µ ÐºÐ¾Ð¼Ð¼Ð¿Ð¾Ð½ÐµÐ½Ñ‚Ð¾Ð¼ Ð´Ð¾Ð»Ð¶Ð° Ð±Ñ‹Ñ‚ìŒ Ð´Ð¾ÐºÑƒÐ¼ÐµÐ½Ñ‚Ð¸Ñ• Ð¸ Ð¼Ð¾Ð´ÐµÐ»ìŒ - Ð² Ñ†ÐµÐ»ÐµÐ²Ð¾Ð¹ Ð¿Ñ€Ð¾ÐµÐºÑ‚, Ð¼Ð¾Ð¶Ð¼Ñ, Ð²ÐºÐ»ÑŽÑ‡Ð°Ñ‚ìŒÑ•Ñ• Ð¼Ð½Ð¾Ð³Ð¾Ð³Ð¾ ÐºÐ¾Ð¼Ð¿Ð¾Ð½ÐµÐ½Ñ‚Ð¾Ð²		

History

08/30/2012 12:39 am - Dmitry Smekhov

- Status changed from New to Confirmed

ÐŸÑ€ÐµÐ´Ð»Ð¾Ð¶ÐµÐ½Ð¸Ðµ - Ð´ÐµÐ»Ð°ÐµÐ¼ Ñ,Ð°ÐºÑƒÑŽ Ñ•Ñ‚Ñ€ÐºÑ‚ÑƒÑ‹:

Ð'Ð½ÑƒÑ‚Ñ€Ð¸ trunk:

rtl - Ñ•Ð¾Ð±Ñ•Ñ,Ð²ÐµÐ½Ð½Ð¾Ð¾ Ñ„Ð°Ð¹Ð»Ñ‹ ÐºÐ¾Ð¼Ð¼Ð¿Ð¾Ð½ÐµÐ½Ñ‚Ð¾Ð²

doc - Ð´Ð¾ÐºÑƒÐ¼ÐµÐ½Ñ‚Ð¾Ñ†Ð¸Ñ•

sim - Ð¼Ð¾Ð´ÐµÐ»Ð¸

Ð'Ð½ÑƒÑ‚Ñ€Ð¸ ÐºÐ°Ð¶Ð´Ð¾Ð³Ð¾ Ð¸Ð· Ñ•Ñ‚Ñ… ÐºÐ°Ñ‚Ð°»Ð¾Ð³Ð¾Ð² Ñ•ÑƒÑ‰ÐµÑ•Ñ,Ð²ÑƒÑŽÑ, ÐºÐ°Ñ‚Ð°»Ð¾Ð³Ð¸ Ñ• Ð½Ð°Ð·Ð²Ð°Ð½Ð¸Ðµ Ð³Ñ€ÑƒÐ¿Ð¿Ñ‹:

FIFO - Ð²Ñ•Ñ‘ Ð´Ð»Ñ• FIFO

CLK - Ð²Ñ•Ñ‘ Ð´Ð»Ñ• Ð¾Ð±Ñ€Ð°Ð±Ð¾Ñ‚ÐºÐ¸ CLK - Ð¿ÐµÑ€ÐµÑ‚Ð¾Ð²Ð¾Ð½Ð¸Ðµ, Ð°Ð²Ñ‚Ð¾Ð¿Ð¾Ð´Ñ•Ñ,Ñ€Ð¾Ð¹Ð¹Ð° Ð¸ Ñ‚.Ð´.

Ð"Ñ€ÑƒÐ¿Ð¿Ñ‹ Ñ„Ð¾Ñ€Ð¼Ð¸Ñ€ÑƒÐµÐ¼ Ð¿Ð¾ Ð¼ÐµÑ€Ðµ Ð½Ð°Ð´Ð¾Ð±Ð½Ð¾Ñ•Ñ‚Ð¸.

Ð'Ð½ÑƒÑ‚Ñ€Ð¸ Ð³Ñ€ÑƒÐ¿Ð¿Ñ‹ - ÐºÐ°Ñ‚Ð°»Ð¾Ð³Ð¸ Ñ• Ð½Ð°Ð·Ð²Ð°Ð½Ð¸ÐµÐ¼ ÐºÐ¾Ð¼Ð¼Ð¿Ð¾Ð½ÐµÐ½Ñ‚Ð°,

Ð½Ð°Ð¿Ñ€Ð¸Ð¼ÐÐ¼

fifo/fifo_v7

clk/clk_reclock_v1

Ð'Ð½ÑƒÑ‚Ñ€Ð¸ Ñ•Ñ‚Ð¾Ð³Ð¾Ð² ÐºÐ°Ñ‚Ð°»Ð¾Ð³Ð° - Ñ•Ð¾Ð±Ñ•Ñ,Ð²ÐµÐ½Ð½Ð¾Ñ„ Ñ„Ð°Ð¹Ð»Ñ‹.

ÐŸÐ¾Ð»ÑƒÑ‡Ð°Ñ‚ìŒÑ•Ñ•, ÐºÐ°Ð¶Ð´Ñ‹Ð¹ ÐºÐ¾Ð¼Ð¼Ð¸Ñ‚ Ð½Ð°Ñ…Ð¾Ð´Ñ‚Ñ•Ñ• Ð² Ñ‚Ñ€Ñ… Ð²ÐµÑ‚Ð²�… - ÐºÐ¾Ð¼Ð¼Ð¸Ñ‚Ð¾Ð²,, ÐµÐ³Ð¾ Ð´Ð¾ÐºÑƒÐ¼ÐµÐ½Ñ‚Ð¾Ñ•, ÐµÐ³Ð¾ Ð¼Ð¾Ð´ÐµÐ»ìŒ

Ð"Ð»Ñ• Ð´Ð¾Ð±Ð²Ð»ÐµÐ½Ð¸Ñ• Ð² Ñ†ÐµÐ»ÐµÐ²Ð¾Ð¹ Ð¿Ñ€Ð¾ÐµÐºÑ‚, Ð½Ð´Ð¾ Ð±ÑƒÐ´ÐµÑ‚ Ñ‚Ð¸Ð²Ð²ÐµÐ½Ñ‡ÐŒ Ñ‚Ñ€Ð¸ ÐºÐ¾Ð¼Ð¼Ð¸Ñ‚Ð° - Ñ‚Ð¾Ð¼Ð¶Ðµ Ð² Ñ•Ð²Ð¾Ð¸ Ð²ÐµÑ‚Ð¸. ÐœÐ¾Ð¶Ð¼ Ð¸Ð·Ð²Ð»ÐµÑ‡ìŒ Ñ‚Ð¾Ð»ìŒÐºÐ¾ rtl - Ð±ÐµÐ· Ð¼Ð¾Ð´ÐµÐ»Ð¸ Ð¸ Ð´Ð¾ÐºÑƒÐ¼ÐµÐ½Ñ‚Ð¸.

Ð' Ð½Ð°Ñ•Ñ‚Ð¾Ñ•Ñ‰Ð¸Ð¹ Ð¼Ð¾Ð¼Ð¼Ð¸Ñ‚ Ñ•Ñ‚Ñ€ÐºÑ‚ÑƒÑ‹ ÐºÐ°Ñ‚Ð°»Ð¾Ð³Ð¾Ð² Ð² Ñ…Ñ€Ð°Ð½Ð¸Ð»Ñ‰Ðµ Ð´Ñ€ÑƒÐ³Ð¾Ð³Ð¾ Ð²Ñ•Ñ‚Ð¾Ð»ÐµÑ‚Ð¸Ñ•. Ð-Ñ‚Ð¾ Ð¿Ñ€Ð¸Ð²Ð²ÐµÐ´Ñ‘Ñ‚ ÐºÑ‚Ñ€ÑƒÐ´Ð½Ñ•Ñ‚Ñ•Ð¼ Ð² Ñ†ÐµÐ»ÐµÐ²Ð¾Ð¹ Ð¿Ñ€Ð¾Ñ•Ñ‚Ñ†Ð¸Ñ• Ð¸Ñ‚ÐµÐ»ìŒÐ½Ð¾Ð¼ Ð¿Ñ€Ð¾Ñ†ÐµÑ‚Ðµ. Ð•Ñ•Ð»Ð¸ Ð±ÑƒÐ´ÐµÑ‚ Ð¸Ð·Ð²Ð»ÐµÑ‡ÐµÐ½Ð¾ Ð¼Ð¾Ð¶Ð¼ Ð¿Ð¾Ð¼Ð¾Ñ‡ìŒ Ð¿Ñ€Ð¾Ñ•Ñ‚Ð¾Ð³Ð¾ ÐºÐ¾Ð¼Ð¼Ð¸Ñ‚Ð°, Ñ,Ð¾ Ð²Ð¾Ð·Ð½Ð¸ÐºÐ½ÑƒÑ‚ Ñ,Ñ€ÑƒÐ´Ð½Ð¾Ñ•Ñ‚Ð¸ Ñ• Ð½Ð°Ñ•Ñ,Ñ€Ð¾Ð¹Ð¹Ð¹ Ñ•Ð¸Ð½Ñ,ÐµÐ·Ð°.

Ð•Ñ•Ñ,ÑŒ Ð´Ñ€ÑƒÐ³Ð¸Ðµ Ð¿Ñ€ÐµÐ´Ð»Ð¾Ð¶ÐÑ• ?

09/02/2012 12:19 pm - Igor Kazinov

Ð•Ñ•Ñ‚ÑŒ Ð²Ð¾Ð¿Ñ€Ð¾Ñ• - Ð° Ð¿Ð¾Ñ‡ÐµÐ¼Ñƒ Ñ•Ñ‚Ñƒ Ñƒ Ñ€Ð°, ÐºÐ¾Ð³Ð´Ð° Ð² Ð¾Ð´Ð½Ð¹Ð¾ Ð¿Ð°Ð¿ÐºÐµ ÐµÑ•Ñ‚ÑŒ rtl/doc/sim Ð¿Ñ€Ð¸Ð²Ð´Ñ‘Ñ‚ Ðº Ñ‚Ñƒ Ð´Ð½Ð¾Ñ•Ñ•Ð¼ ? ÐŸÐ¾ Ð¼Ð¾ÐµÐ¼Ñƒ, Ñ•Ñ‚Ð¾ Ñƒ Ð´Ð¾Ð±Ð½Ð¾ - Ð²Ñ•Ñ‘ Ð² Ð¾Ð´Ð½Ð¾Ð¼ Ñ„Ð»Ð°ÐºÐ¾Ð½Ðµ.

Ð¢Ð°Ðº Ð¶Ðµ Ð¸Ð½Ñ‚Ðµ�ñ€ÐµÑ•Ð½Ð¾ Ð±Ñ‹Ð»Ð¾ Ð±Ñ‹ Ð¾Ñ•Ñƒ Ð´Ñ‚ÑŒ ÐºÑ€Ð¾Ñ•-Ñ•Ñ•Ñ‹Ð»ÐºÐ¸ Ð¸Ð· Ð¾Ð´Ð½Ð¾Ð³Ð¾ Ð¿Ñ€Ð¾ Ð´Ñ€ÑƒÐ³Ð¾Ð¹ - ÐºÐ¾Ð³Ð´Ð°, Ð½Ð°Ð¿Ñ€Ð¸Ð¼ÐµÑ€, Ð¾Ð´Ð¸Ð½ Ð±Ð¾Ð»ÑŒÑˆÐ¾Ð¹ Ð¿Ñ€Ð¾Ð¼ÐµÐºÑƒÑ‚Ð¾Ñ‡Ð½Ñ‹Ð¹ Ð¿Ñ•Ð¿Ð¾Ð»ÑŒÐ·Ñƒ ÐµÑ‚ÐºÑƒ Ð¿Ð°Ð»ÑŒæ‚Ð¾Ñ… Ð¸Ð· FPGA_COMPONENTS. Ð¯ Ð¿Ñ€Ð¸Ð½Ñ†Ð¸Ð¿Ðµ Ð²Ð¸Ð¶Ñƒ Ñ•Ñ‚Ð¾ ÐºÐ°Ðº Ð¿Ñ€Ð¾Ñ•Ñ‚Ð¾Ð¹ checkout Ð½Ñƒ Ð¶Ñ…Ñ… Ð¿Ð°Ð¿Ð¾Ðº Ð¸Ð· SVN (Ñ•Ð¼Ð¾Ñ‚Ñ€Ð¸Ð¼ Ð² Ð´Ð¾ÐºÑƒÐ¼ÐµÐ½Ñ‚Ð¸ÑŽ) Ð¸Ñ•Ñ…Ð¾Ð´Ñ• Ð¸Ð· Ñ‚Ð³Ð¾ Ñ‡Ñ‚Ð¾ trunk - Ñ•Ñ‚Ð¾ ÐºÐ¾Ñ€ÐµÐ½Ñ‚. Ð¥Ð¾Ñ‚ÐµÐ»Ð¾Ñ•ÑŒ Ð±Ñ‹ Ñƒ Ñ•Ð»Ñ‹Ñˆ Ð°Ñ†Ð¸Ð¸ Ð´Ñ€Ñƒ Ð³Ð¸Ð¼ Ð²Ð°Ñ€Ð¸Ð°Ð½Ñ‚Ð¸Ñ‹.

09/03/2012 07:33 am - Dmitry Smekhov

Ð•Ñ•Ð»Ð¸ Ð²Ñ•Ñ‘ Ð² Ð¾Ð´Ð½Ð¾Ð¼ ÐºÐ°Ñ‚Ð°Ð»Ð¾Ð³Ðµ, Ð¸ Ð² Ñ†ÐµÐ»ÐµÐ²Ð¾Ð¼ Ð¿Ñ€Ð¾ÐµÐºÑ‚Ðµ Ð±Ñƒ Ð´Ð¼Ñ, Ð¼Ð½Ð¾Ð³Ð¾Ð¼ Ð¿Ð¾Ð¼ÐºÐ¾Ð¼Ð½ÐµÐ½Ñ‚Ð¾Ð², Ñ‚Ð¾ Ð¿Ñ€Ð¸Ð´Ñ‘Ñ‚Ñ•Ñ• Ñ•Ñ‚Ð°Ð²Ð¸Ñ‚ÑŒ Ð¸ Ñ•Ð½Ð¸Ð¼Ð°Ñ‚ÑŒ Ð¼Ð½Ð¾Ð³Ð¾Ð¼Ð½ÐµÐ½Ñ‚Ð¾Ð² Ð³Ð°Ð»ÑŒÐ¾Ð¼ Ð³Ð°Ñ‡ÐµÐºÐ¾ Ð¿Ñ€Ð¾Ñ•Ñ‚Ð¾Ñ•Ñ‚Ð¸Ñ‚ÑŒ Ñ•Ð¸Ð¼Ð¼ÐÐ°. Ð¥Ð¾Ñ‚Ñ• Ñ•Ñ‚Ð¾ Ð±Ñƒ Ð´Ð¼Ñ, Ñ•Ð¿Ð¾Ñ‚Ñ‚Ð¸Ñ‚ÑŒÐ¼Ð¾Ñ‚Ñ‚Ð¸Ñ‚ÑŒ Ð