

DS_DMA - Development # 22: ӘҮҢЕД³⁄₄ӘмӘ°Ң, SP605_WISHBONE

Status:	Confirmed	Priority:	Normal
Author:	Dmitry Smekhov	Category:	
Created:	09/28/2011	Assignee:	
Updated:	02/04/2012	Due date:	11/01/2011
Subject:	ӘҮҢЕД³⁄₄ӘмӘ°Ң, SP605_WISHBONE		
Description:	Ә ӘмӘ°Ә»Ә, Ә-Ә°Ң†Ә, Ң• PCI Express Ә°Ә³⁄₄Ә½Ң, ҢЕД³⁄₄Ә»Ә»ӘмҢЕД° Ә'Ә»Ң• Ң~Ә, Ә½Ң« WISHBONE		

History

10/19/2011 10:34 am - Dmitry Smekhov

Ә°Ә³⁄₄Ә±Ә°Ә»ӘмӘ½Ң« Ә°Ә³⁄₄Ә¼Ә½Ә³⁄₄Ә½ӘмӘ½Ң, Ң« Ә'Ә»Ң• Ң~Ә, Ә½Ң« WISHBONE. ӘšӘ³⁄₄Ә¼Ә½Ә³⁄₄Ә½ӘмӘ½Ң, Ң« Ә½Ә° Verilog. ӘҮҮҢ•Ә²Ә, Ә»Ә, Ң•ҢЕ Ә½ҢЕД³⁄₄Ә±Ә»ӘмӘ½Ң« Ә½ҢЕД, Ә½Ә³⁄₄Ә»ӘмӘ»Ә, ҢЕД³⁄₄Ә²Ә°Ә½Ә, Ә, Ә² Active-HDL:

1. ӘҢ•Ә½Ә³⁄₄Ә»ҢЕД-ҢҒӘмҢ, Ң•Ң• Ә°Ә³⁄₄Ә¼Ә½Ә³⁄₄Ә½ӘмӘ½Ң, FIFO v8.2 Ә, Ә. ISE 13.2 - ӘмӘ³⁄₄Ә» Ә½Ә°Ә'Ә» Ә'Ә»Ә±Ә°Ә²Ә, ҢЕД Ә² ovi_xilinxcorelib
2. Ә°Ә°Ә'Ә» Ә'Ә»Ә±Ә°Ә²Ә, ҢЕД Ә±Ә, Ә±Ә»Ә, Ә³⁄₄Ң, ӘмӘ°Ә, ovi_unisim, ovi_xilinxcorelib Ә'Ә»Ң• Ә°Ә³⁄₄Ә¼Ә½Ә»Ң•Ң†Ә, Verilog Ә°Ә³⁄₄Ә'Ә°
3. Ә°Ә°Ә'Ә» Ә'Ә»Ә±Ә°Ә²Ә, ҢЕД gbl Ә°Ә° Ә°Ә³⁄₄Ә¼Ә½Ә³⁄₄Ә½ӘмӘ½Ң, Ә²ӘмҢЕҢ...Ә½ӘмӘ³⁄₄Ә» ҢҒҢЕД³⁄₄Ә²Ә½Ң• Ә'Ә»Ң• Ә½Ә³⁄₄Ә» ӘмӘ»Ә, ҢЕД³⁄₄Ә²Ә°Ә½Ң•

10/21/2011 10:10 pm - Dmitry Smekhov

ӘžӘ±Ә½Ә°ҢЕҢҒӘмӘ½Ә° Ә³⁄₄Ң~Ә, Ә±Ә°Ә - Ә½ҢЕДмӘ»Ә»ӘмӘ°ҢЕДмӘ¼ӘмӘ½Ә½Ң•Ә¹ Ә-Ә°Ә½ҢҒҢ•Ә° Ә°Ә°Ә½Ә°Ә»Ә DMA. ӘšҢ, ӘмӘ½Ә, Әм Ә'Ә°Ә½Ә½ҢҢ... Ә-Ә°Ә½ҢҒҢ•Ә°ӘмҢ, Ң•Ң• Ә'Ә»ҢҒҢ•Ң, Ә°Ә½Ә»Ә²Ә°Ә, Ә°Ә'ҢЕДмҢ•Ә°.

10/21/2011 10:24 pm - Dmitry Smekhov

- Target version set to v1_1

10/28/2011 08:32 am - Dmitry Smekhov

Ә' Ң, Ә°Ә'Ә»Әм pci_exprx_app_m2 ҢҒҢ•Ң, Ә°Ә½Ә³⁄₄Ә²Ә»ӘмӘ½Ә» TRN_RX_TIMEOUT : INTEGER :=30000

Ә-Ң, Ә³⁄₄ Ә³⁄₄Ң•Ң, Ә°Ә»Ә³⁄₄Ң•ҢЕ Ә³⁄₄Ң, Ә½ҢЕД, Ә½ӘмҢЕД° Xilinx Ә'Ә»Ң• Virtex 5 Ә, Ң~Ә, Ә½Ң« x8, Ә²Ә, Ә'Ә, Ә¼Ә» Ә'Ә»Ң• Ә½ҢЕД, Ә½ӘмҢЕД° Xilinx Ң...Ә²Ә°Ң, Ә°Ә».

Ә' Ә'Ә°Ә½Ә³⁄₄Ә» Ә½ҢЕД³⁄₄ӘмӘ°Ң, Әм Ә, Ң•Ә½Ә»ҢЕД-ҢҒӘмҢ, Ң•Ң• Ң~Ә, Ә½Ә° x1 - Ә²ҢЕДмӘ¼Ң• Ә³⁄₄Ә±ҢЕД°Ң•ӘмӘ½Ә, Ң• Ә½Ә» Ә½ӘмӘ¹ Ә±Ә³⁄₄Ә»ҢЕҢ~Әм. ӘҮҢЕД, Ә½Ә³⁄₄Ә» ӘмӘ»Ә, ҢЕД³⁄₄Ә²Ә°Ә½Ә, Ә±Ә³⁄₄Ә»ҢЕҢ~Ә»Ә³⁄₄Ә» Ә°Ә»Ә»ҢҒӘмҢ•Ң, Ә²Ә° Ә³⁄₄Ә±ҢЕД°Ң•ӘмӘ½Ә, Ә¹ Ә½ҢЕД³⁄₄Ә, Ң•Ң...Ә³⁄₄Ә'Ә, Ә» Ә²Ң~Ң...Ә³⁄₄Ә' Ә½Ә» timeout.

Ә' ҢҒӘ²ӘмӘ»Ә, ҢҒӘ, Ә» Ә-Ә°Ә°ҢҒӘмӘ½Ә, Әм Ә'Ә» 3000000, Ә½Ә»Ә'Ә» Ә, ҢЕД³⁄₄Ә²Ә°Ә½Ә, Әм Ң•Ң, Ә°Ә»Ә» Ә²Ң~Ә½Ә»Ә»Ә½Ң•Ң, Ң•Ң• Ә±ӘмӘ. Ә³⁄₄Ң~Ә, Ә±Ә°Ә, timeout.

Ә»Ә³⁄₄Ң, Ң• Ә²Ә»Ә-Ә'Ә»Ә»Ә»Ә» ӘҢ•Ң, Ә» Ә½ҢЕД³⁄₄Ң•Ң, Ә» Ә³⁄₄Ң~Ә, Ә±Ә°Ә Ә² pci_exprx_app_m2. Ә»ӘмӘ½Ә»Ә½Ң•Ң, Ә½Ә° Ә»Ә»Ә³⁄₄Ә» Ә°Ә»ҢЕД°Ң±Ә³⁄₄Ң, Ң« next_trn_rx_timeout

11/02/2011 12:06 pm - Dmitry Smekhov

Ә Ә°Ә±Ә³⁄₄Ң, Ә°ҢҒҢ, Ң, ӘмҢ•Ң, Ң« test_read_4kb, test_read_8kb

ӘҢ•Ә½ҢЕД°Ә²Ә»ӘмӘ½Ә° Ә³⁄₄Ң~Ә, Ә±Ә°Ә - Ә½Әм Ә-Ә°Ә½ҢҒҢ•Ә°Ә»Ә°ҢЕД Ә½ӘмҢЕДмӘ' Ә°ҢҒӘ° Ә²Ң, Ә³⁄₄ҢЕД³⁄₄Ә» Ә±Ә»Ә³⁄₄Ә°

Ә' Ә±Ә»Ә³⁄₄Ә° Әм block_test_generate_wb Ң•Ә, Ә³⁄₄Ә²Ә» Ә di_start ҢҒҢ•Ң, Ә°Ә½Ә³⁄₄Ә²Ә» ӘмӘ½ Ә½Ә° ҢЕД°Ә-ҢЕҢ•Ә' 5 ҢЕДмӘ»Ә, Ң•Ң, ҢЕД° test_gen_cntrl

Ә ӘмӘ²Ә, Ә-Ә, Ң• 69

11/15/2011 03:55 pm - Dmitry Smekhov

Ә°Ә³⁄₄ҢЕД°Ә±Ә³⁄₄Ң, Ә°Ә½ test_write_16kb. ӘšӘмҢ, ҢЕҢ~Әм Ә±Ә»Ә³⁄₄Ә° Ә-Ә°Ә½Ә»Ә»Ә½Ң•ҢҒҢ, Ң•Ң• Ә½ҢЕД°Ә²Ә»ҢЕД°Ә³⁄₄Ә¹ Ң, ӘмҢ•Ң, Ә³⁄₄Ә²Ә» Ә½Ә»Ә»Ә»Ә»Ә» Ә°Ә»ҢЕД°Ә²Ә»Ң, ҢЕДҒ. block_check Ә½ҢЕД³⁄₄Ә²ӘмҢЕҢ•ӘмҢ, Ә, Ң•Ә³⁄₄Ә»Ә±Ң•Ә° ӘмҢ, Ә³⁄₄ Ә½ҢЕД°Ә²Ә» Ә»ҢЕД°Ә³⁄₄ Ә½ҢЕД, Ң~Ә»Ә» Ә, ӘмҢ•Ң, Ә³⁄₄Ә²Ә» Ә½Ә»Ә» Ә»Ә³⁄₄Ң•Ә» Әм Ә'Ә»Ә²Ә°Ң, Әм»ҢЕД°Ә³⁄₄Ң•Ң, Ә.

block_rd = 4

block_ok=3

block_error=0

Ә, Ә-Ә»Ә»Ә» Әм block_ok, block_error Ә½ҢЕД³⁄₄Ң, Ң...Ә³⁄₄Ә' Ә, Ә½ҢЕД, Ә½ҢЕД, Ң~Ә»Ә» Ә½Ә» Ә½ӘмҢЕД°Ә³⁄₄Ә» Ң•Ә»Ә³⁄₄Ә°

